

# 「半導体メモリ：DRAM および NAND Flash の 技術と産業のフロントエンド、 そして発展する未来」

## Micron Memory Japan の皆様

日時：2021年2月15日(月) 5-8 時限(14:20～17:55)

Online system: Zoom, URL below

対象：本学の学生、教職員



14:20-14:40	半導体メモリ産業動向およびマイクロン紹介	青砥 なほみ	Senior Director
14:40-15:20	DRAM デバイス	 西坂 美香	Principal Engineer
15:20-16:00	DRAM 回路・設計	 藤澤 宏樹	Fellow
16:15-17:00	NAND デバイス・回路	 合田 晃	Fellow
17:00-17:35	半導体プロセス：リソグラフィー	 吉野 宏	Senior Manager
17:35-17:55	グローバル環境の製造業で働く	青砥 なほみ	Senior Director

世界 No. 4 の半導体メーカーである Micron Memory Japan の皆様に半導体メモリ技術およびビジネスの動向についてご講演いただきます。当日参加大歓迎ですが、Max 300 人であることをご容赦下さい。

Zoom URL 情報

学内から T2Box: <https://t2box.gsic.titech.ac.jp/box/fb0682256a39ce8c6cc9221743ed9383>

pwd: Micron02152021

若林整・電気電子系・工学院

Hitoshi Wakabayashi, EE, School of Engineering

(wakabayashi.h.ab[at]m.titech.ac.jp)

